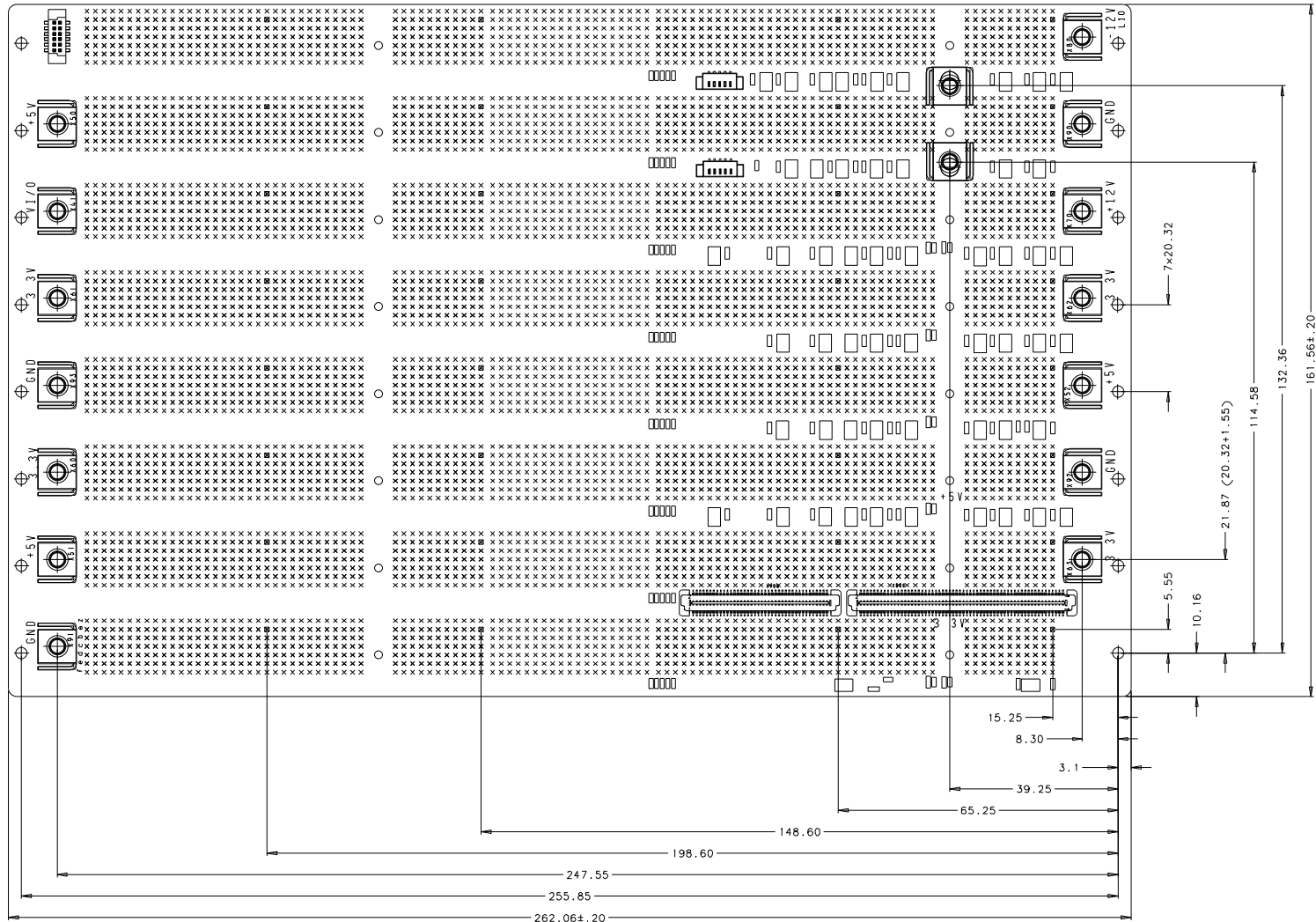


Für diese Zeichnung behalten wir uns die Rechte vor

Version	KB	AV	ST	AR	MO	DI	KT	SF	VS	US	KU
	WE	EL	LA	ZU	VK	UK	MC	SB	EK	SJ	SG



Stecker RM  
Connector pin grid  
Mounting holes dia  
Power Bugs

2.0 mm  
2.0 mm  
2.7 mm  
M4  
Ansicht auf Unterseite (US)  
view on bottom side  
max. Bauteilhoehe 13.5 mm  
max. component height 13.5 mm  
Nicht angegebene Toleranzen +/- 0.1 mm  
all missing tolerances +/- 0.1 mm

d	-	-	-	Maßstab/Scale 1:1	Produkt/Produkt/Produkt Kunde/Customer/Client	Material/Material/Material
c	-	-	-			
b	-	-	-			
a	-	-	-			
0	Frage/Reise Reloachment	-	-	Benennung/Title/Designation: CPCI 6U 8SL 64Bit PRI LEFT		Freilege-Tol. Tolerance Toler.-libre
	Revision	-	-	Kundezeichnung / customer drawing		DIN 7168
	Gepr./Approv Ver.	-	-	Z.Nr./Drawing No. No. du document	intern/Int./Revision/Blatt Modification	Status Page
	Gez./Drawn Dat.	28.11.2003	TE/Re	23006-768	000 51	1/1 921
Ind SYM	Änder./Revision Modification		Datum Date	Name Nom	***	Grüßte für replace/enplace



Lieferant: